

### PITANJA ZA TEST

1. Tranzistor kao prekidački element.
2. Osnovne logičke strukture.
3. Familije poluprovodničkih kola.
4. Stepni integracije elektronskih kola.
5. Vremenska obeležja digitalnih kola.
6. Naponski nivoi kod logičkih kola.
7. Problemi pobuđivanja digitalnih kola.
8. Faktor opterećenja digitalnih kola.
9. Faktor pobude digitalnih kola.
10. Sinhronne logičke mreže.
11. Asinhronne logičke mreže.
12. Margine šuma u logičkim kolima.
13. Vrste automata.
14. Nacrtati kolo za resetovanje sekvencijalnih kola.
15. Koncept diferenciranja prednje i zadnje ivice digitalnih signala.
16. Projektovanje generatora takta.
17. Delitelji učestanosti.
18. Koncept sinhro jezgra na bazi pomeračkog registra.
19. Koncept sinhro jezgra na bazi linije za kašnjenje.
20. Nacrtati strukturnu šemu Sample and Hold kola. Koja je uloga svake od komponenti u kolu?
21. Vrste A/D konvertora.
22. Nacrtati strukturnu šemu brojačkog A/D konvertora.
23. Nacrtati strukturnu šemu A/D konvertora na bazi uzastopnih aproksimacija.
24. Nacrtati strukturnu šemu flash A/D konvertora.
25. Načini projektovanja digitalnih kola.
26. Jezici za opisivanje hardvera.